



(11)Publication number:

01-148485

(43) Date of publication of application: 09.06.1989

(51)Int.CI.

B23K 26/06 B23K 26/00 G02B 26/02 G03F 7/20 H01L 21/20 H01L 21/268 H01S 3/00 H01S 3/10 H01S 3/101

(21)Application number : **62-305277**

(71)Applicant: TOKYO ELECTRON LTD

MITSUBISHI ELECTRIC CORP

(22)Date of filing:

02.12.1987

(72)Inventor: NISHIMURA TADASHI

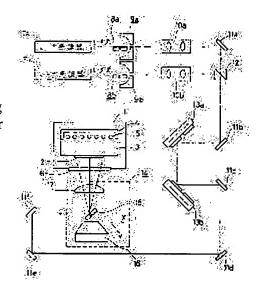
KUMAGAI HIROMI YONEYAMA SHIMAO

(54) SEMICONDUCTOR MANUFACTURING DEVICE

(57) Abstract:

PURPOSE: To surely change over the output of a laser light and to prevent the effect of heat by providing the cutoff part cutting off the optical path of the laser light by a mirror and the cooling part cooling the heat of the laser light causing this cutoff.

CONSTITUTION: Interception parts 8a, 8b capable of cutting off a laser light by a mirror, e.g., a galvano/scanner as a mirror rotary type shutter, are provided on the optical path of a laser light to absorb the laser light reflected by the mirror of this interception part. This cutoff laser light is cooled by the cooling parts 9a, 9b cooling by water, forced air cooling or natural air cooling, e.g., by the Al made heat sink subjected to black color almite processing. The sure interception of the laser light can be executed by instantaneously changing over the output of the laser light to 100% from 0% and executing the processing of a wafer 2 by the laser light and the heat effect onto the vicinity of the interception part, etc., can be prevented. The diffusion of the laser light, etc., can be prevented as well.



LEGAL STATUS

[Date of request for examination]
[Date of sending the examiner's decision of rejection]

BEST AVAILABLE COPY



[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

HIS PAGE BLANK (USPTO)

. ⑲ 日 本 国 特 許 庁 (J P)

① 特許出願公開

特 許 公 報。(A)。

平1-148485

@Int Cl.4

識別記号

厅内整理番号

四公開 平成1年(1989)6月9日

B 23 K - 26/06

26/00

J-8019-4E E-8019-4E

H-8019-4E

G 02 B 26/02

6952-2H※審査請求 未請求 発明の数 1 (全7頁)

❷発明の名称

半導体製造装置

②特

願 昭62-305277

29出

願 昭62(1987)12月2日

勿発 村 Œ

明 彻器 谷

詩 麻 夫 の発明 者 米 山

. . . . 東京エレクトロン株式

の出。願、人 三菱電機株式会社 最終頁に続く

3 13 兵庫県伊丹市瑞原4丁目1番地、三菱電機株式会社LSI 研究所内 建铁铁石矿 网络黄豆豆

東京都新宿区西新宿1丁目26番2号。東京エレクトロン株

東京都新宿区西新宿1丁目26番2号 東京エレクトロン株

東京都新宿区西新宿1丁目26番2号 化乳粉 经帐户 医邻苯基酚 医皮肤

東京都千代田区丸の内2丁目2番3号

スト 強める 一番 に塑け込む!

発明の名称

半導体製造製置

2. 特許請求の箱囲

(1) レーザ光を被処理基板の被処理面に照射し て処理を行う半導体製造装置において、上記レー 、 ザ光の光路を鎖で遮断する遮断部を具備したこと を特徴とする半導体製造装置。

- ② 遮断部は質回転式シャッタであることを特 数とする特許額求の範囲第1項記載の半導体製造 装 徑。
- ⑤ 遊断部の鏡で遮断されたレーザ光は、レー ザ光が通過可能な孔を有する冷却部の直線的に凹 面状の内壁面に吸収されることを特徴とする特許 請求の範囲第1項記収の半導体製造装置。
- ② 処理は、アニール処理であることを特徴と する特許請求の範囲第1項記載の半導体製造装置。
- 匂 親回転式シャッタは、ガルパノ・スキャナ であることを精散とする特許請求の範囲第2項記. 叔の半導体製造装置。

3. 発明の詳細な説明

(発明の目的)

(歴界上の利用分野)

本発明は、レーザ光を用いた半導体製造数量に 1 . 25 15 1 . 図する.

(従来の技術)

| 従来より、高密度なパワーを短時間に局所的に 供給することが可能なエネル字をビジス服射技術 が、電気炉等を用いた半導体製造製置の代替法と ※して研究・開発され、三次元県積回路を目損した **発子の研究にまで発展している。このエネルギー** ピーム風射技術にはレーザピームを用いたものや 電子ピームを用いたもの等があり、特にレーザビ ームは半導体ウエハへのダメージと熱面が少ない ことにより、様々な半導体の処理に使用されてい a.

このレーザビームを用いた処理として、イオン 注入による照射損傷や注入不純物の活性化、及び、 多結晶シリコンを再結晶化させることにより単結 品シリコンを作るSOI(Sigicon on Insulator)

技術等のフェール処理装置があり、特公昭62-27532 号等に研示される。また、レーザビームを用いて半導体基板上に選択的成膜を行うCVD処理数置があり、特朗昭60-53017号等に研示される。

(発明が解決しようとする問題点)

るので、レーザ光の出力を0%から100% に確実に切り換えられ、また、遮断部近辺の精密な光学レンズや高精度ステージへの熱の影響を防止可能とするものである。

(実施例)

以下、本発明装置を半導体製造工程で、2本の レーザ光を合成してアニールを行うレーザアニー ル装置に適用した実施例につき図面を参照して説 明する。

図示しない館閉機構により期間可能で気密なAB 数チャンパ(1)が設けられ、このチャンパ(1)内には、 数処理基板例えば半導体ウエハ(2)の線を押えるこ とにより、半導体ウエハ(2)を被処理面が下向きと なる機に保持する設置台(3)と、半導体ウエハ(2)を 約500℃ 程度に予備加熱する反射板(4)を解えた複 数のIRランプ(infrared ray famp) 向が設けら れている。

また、チャンパロの半導体ウエハの下方には、 レーザ光を透過する材質例えば石英ガラスの窓口 が設けられている。 は非常に高価格であるという問題もあった。

また、特問昭60-53017号に明示されるメカニカルシャッタでは、レーザ光をシャッタで選抜してシャッタでレーザ光を吸収する為、シャッタは高然となり、シャッタ自身が然により破壊されたり、周辺の光学レンズや高精度ステージに熱影響を及ぼすという問題があった。

本発明は、上記点に対処してなされたもので、 レーザ光を分散させず確実に遮断し、熱の影響を 生じさせず、レーザ光による半導体の処理を安定 して行うことのできる半導体製造装置を提供する ものである。

[発明の構成]

(問題点を解決するための手段)

本発明は、レーザ光の光路を鏡で遮断する遮断 部を具備したことを特徴とする。

(作用)

本発明の半導体製造装置では、レーザ光の光路を例えば高速の鎖回転式シャッタの鎖で進断し、 鏡で反射されたレーザ光を冷却部に当てて冷却す

それから、2本のレーザ光を所図の位置関係に合成する様に、全反射タイプの鏡(ila) と解光プリズム(12)例えば材質がBK7A等のプリズムが設けられている。

また、この合成されたレーザ光のピームプロフ

ァイル等を調整する為に、例えば100% 反射と1 % 反射の切換え可能な反射式光波衰弱(13a, 13b) が2ケ所設定されている。そして、チャンパ(1)下 方までレーザ光を送光可能な如く全反射タイプの 気(11b~11f)が設置されている。

このチャンパロ下方まで送先されたレーザ光を 窓向を通して半導体ウェハの上に走査可能な如く、 走査部(14)が設けられている。走査部(14)では、 ・ 又方向走査機構(15)例えば鏡回動式走査機構であ るガルバノ・スキャナが、Y方向走空機構(16)例 えば高精度で微少送り可能なポールねじを用いた。 1箱褶密ステージ上に設けられている。そして、 又方向走査機構(15)で走査されたレーザ光が定法 / · で走査される様に f .0 レンズ(17)も Y 方向走査機 待(16)上に設けられている。

そして、上記構成のレーザアニール数量は国示 しない制御部で動作制御及び設定制御される。

体ウエハ〇のアニール方法を説明する。

図示しない関閉機構によりチャンパODが関かれ、

図示しないハンドアームで半導体ウェハ図をチャ ンパの内に扱入する。ここで、半球体ウェハのは、 例えばウエハ〇の緑を3点以上フォトダイオード 等で検知し演算することにより、予め中心位置合 わせとオリフラ合わせが行なわれている。そして、 ウェハのを被処理面を下向きにしてチャンパ(U)内 に扱入し、チャンパ(1)内の設置台間にウェハ図の 緑 5 四程度を挟持して、設置台間に下向きに保持 する。この時、半導体ウエハ〇の予備加熱を行う と、熱膨脹によるウエハ〇の破損等を防止できる。 それから、図示しない開閉機構によりチャンパの を閉じる。

そして、反射板似とIRランプロで半導体ウェ ハロが500で 程度となる様に加熱してからレーザ 光によるアニール処理を行う。このIRランプロ による均一な加熱により、レーザ光の局所的な発 然で発生する熱盃等を防止することができる。ま 次に、上述したレーザアニール装図による半導 た、アニール処理時に、チャンパ(1)内に例えばN. のガスパージを行うと国庭均一性がより向上する。 この時既に、2個のレーザ発銀器(7a, 7b)は高

出力状態で安定化していて、レーザ光は第2回に 示す如く遮断部(3)の反射線(20)で反射され、レー ザ光が通過可能な孔(21)を有する冷却部間例えば。 ヒートシンクの直線的に凹面状の内壁面に吸収さ れ、レーザ光の熱は自然冷却により冷却されてい る。そして、レーザ光のアニール処理時には、反 射銃(20)がレーザ光と平行となる如く回動し、レ ーザ光を孔(21)より照射する。この回動機構は鏡 回転式シャッタであるガルバノ・スキャナであり、 約20 鬼度の角度を回転させるのに10asec程度と いう高速シャッタなので、半郷体ウエハ切上での アニール処理に駆影響を与えることはない。また、 第3図に示す如く、非常用の遮断ミラー(22)を設 けて、何源が切れた時に上昇してレーザ光を遮断 する缑にしておくと、伊電時でもレーザ光による 事故を防止することができる。そして、この造断 部間と冷却部間を設けたことにより、レーザ発掘 捌(7a, 7b)の出力を高出力のまま、0%と100% のレーザ出力の変換を高速で確実に行うことがで き、然による周辺の悪影響を防止することができ、

高出力レーザの点灯・消灯を安価に実現すること ができる。 11. N. A. N. A.

- それから、遮断部(8a, 8b)からアニール外理の "為に通過したレーザ光を、ピームエキスパンダ (10a, 10b)によりピーム径を一旦約3倍程度に拡 大する。これは、半導体ウエバ切上でよりビーム を絞り込みアニール処理に適当なビーム径を得る ねに行なわれ、このことにより、ウエハ口をより 高温例えば1000で以上でアニール処理することが 可能となる。 . 1

次に、2本のレーザ光を続(Ila) と個光プリズ ム(12)で合成し、所筮のピームプロファイルを作 成して、レーザ光を航(11b~111)を用いて走査部 (14)に送る。この時、このピームプロファイル等 の調盤を行う場合、光波殺器(13a, 13b)を用いて レーザ光出力を波表する。光波衰弱(13a, 13b)の 優標は第4回に示す如く、複数の反射率の違う鏡 例えばレーザ光を100% 反射する100% 反射的 (30)と、1%反射して99%を遊過し吸収する1% 反射数(31)を、何えばリニアガイド(32)とエアシ

リンダ(33)を用いた平行移動機構による平行移動 で切り換えることにより、レーザ出力を100%と 1%に被害する。また、この切り換えは、回転移 動で行ってもよい。そして、本実施例では、 2個 の光減衰器(13a, 13b)を用いることにより、100 %, 1%, 0.01% のレーザ出力減衰を可能として いる。このことで、各調整に必要な所望の波安率 を実現している。また、1%反射鏡(31)は99%の レーザ光を透過し吸収するので、冷却用の図示し ないヒートシンクを背面に備えて周辺への熱影響 を防止している。そして、この100% 反射数(30) と1%反射鏡(31)を用いた反射式の光波衰器(13a, 13b)を用いたことにより、週過式の光波投機構等 で生じるレーザ光の干渉や光路曲りやレーザ光の 拡散や波面の乱れ等が防止できる。また、本実施 例の如く2段以上の光波袋を行う場合、遊過式の 光波我では特密で平行でレーザ光を選過可能な平 行平面板を作らねばならず、この平行な平行平面 板の製作・調整が困難であったり、例えば光路補

機構が容易に実現可能となった。 それから、ビームプロファイルや光韓等の闘数 済みレーザ光を、鏡(11b~11f)を用いて走査部 (14)に送光する。ここでレーザ光は又方向走査機 樗(15)例えばガルバノ・スキャナとf θ レンズ (17)で、所図の一定選成となり、窓間を通して半 薄体ウエハ四上を又方向に走査し、同様に、 Y方 向走峦级棉(16)例えば1軸精密ステージにより、 速械走査やスラップ走査の所望の走査で、半遊体 ウエハ囚上をY方向に走弦する。そして、fev ンズ(17)で絞り込まれたシーザ光は半導体ウエハ ②上で、60/m~300/m程度のビーム径となり、半 導体ウエハ〇の被処理面の温度は例えば1000℃以 上になる。この熱により、ウエハ〇のアニール処 理が行なわれ、 X方向走査機構(15)と Y方向走査 機構(16)でウエハ〇の所望の部分又は全面を走査 することにより、アニール処理が終了する。

たことで上記問題点も解決され、高精度な光波数

次に、遮断部(8a、8b)でレーザ光を遮断した後、 図示しない関閉機構によりチャンパ(1)が開かれ、

図示しないハンドアームで半導体ウエハ〇をチャンパ(I)外に扱出し、処理が完了する。

正板による光路補正を必要としたが、反射式とし

上記突施例の遮断部(8a,8b)は、顔回転式シャッタとしてガルバノ・スキャナを用いて説明したが、光路を鏡で遮断できればよく、ロータリーシリンダやロータリーソレノイドに鏡を取付けたものでもよく、また、顔を高速直線週勤させて光路を遮断してもよい。

また、上記実施例の冷却部(8a, 9b)は、空冷式の黒色アルマイト処理したAR製ビートシンクを用いて説明したが、遮断部(8a, 8b)より反射されたレーザ光を吸収し冷却できれば何でもよく、冷却水を用いた水冷方式でも、ファンを用いた強制空冷でもよく、上記实施例に限定されるものではない。

そして、上記突施例では、ビームエキスパンダ (10a, 10b)で一旦ビーム径を拡大して1 B レンズ (17)で 絞り込んだが、半導体ウェハの上で所望のビーム径とビーム出力が得られれば良く、レーザ発掘器 (7a, 7b)から出たレーザ光をそのまま使用

して、レンズを用いてウエハの上に絞り込んでも 良い。

また、上記突施例では、100% 反射と1%反射の平行移動切換え式光減衰器(13a, 13b)を2ケ所設定して説明したが、反射率や切換え方法や設定顕微は上記実施例に限定されるものでないことは計うまでもない。

それから、上記実施例の走遊部(14)では、又方向走査機構(15)と Y 方向走査機構(16)をガルバノ・スキャナと 1 鞍精密ステージを用いて説明したが、所望の処理を実現できる走変方法であれば何でも良く、ラスタスキャン方法でもベクタスキャン方法でも良く、 X ー Y ステージを用いても良く、ポリゴンミラーと 1 軸ステージを組合わせて用いても良く、 2 個のガルバノ・スキャナを用いても良く、上記実施例に限定されるものではない。

そして、上記実施例では2本のレーザ光を合成 してアニール処理を行うレーザアニール装置を用 いて説明したが、レーザ光を用いて被処理接板を 処理する半導体製造装置であればよく、処理に便

うレーザ光は1本でも複数本でもよく、また、処理はCVD処理でも良く、マスクリベア処理でも良く、レスクリベア処理でも良く、上記実施例に限定されるものでないことは 言うまでもない。

以上述べたようにこの実施例によれば、半連体ウエハ(2)を気密なチャンパ(1)内で、IRランプロで予備加熱し、窓(5)を通してレーザ光を用いてアニールする。そして、レーザ光の光路上に、レーザ光を鏡で遮断する遮断部(8a,8b)と、この遮断されたレーザ光を冷却する冷却部(9a,9b)を設けて、レーザ光の出力を0%から100%に瞬時に切り、レーザ光の出力を0%から100%に瞬時に切り、心臓変なレーザ光の遮断ができ、遮断部付近で、確実なレーザ光の遮断ができ、変形ができ、アナーザ光の拡散等も防止することができる。

(発明の効果)

以上説明したように本発明によれば、レーザ光の光路を放で遮断する遮断部と、この遮断により 生ずるレーザ光の熱を冷却する冷却部を具備した ことにより、レーザ発級器の出力を低下させずに、 レーザ光の波長の分散効果による散乱を助止した、 確実なレーザ光の消灯・点灯の切り換えを実現で き、熱による遮蔽部等の破損や、周辺部の光学系 や路精度ステージ等への熱影響を助止できる。

4. 図面の簡単な説明

第1図は本発明の半導体製造装置をアニール処理に適用した一実施例の構成図、第2図は第1図の建断部と冷却部を説明する機断図図、第3図は第2図の縦断面図、第4図は第1図の光波発標を説明する図、第6図は第1図のアニール処理を簡単に示すフロー図である。

図において、

 1 …チャンパ
 2 …半導体ウェハ

 5 … I Rランプ
 6 … 窓

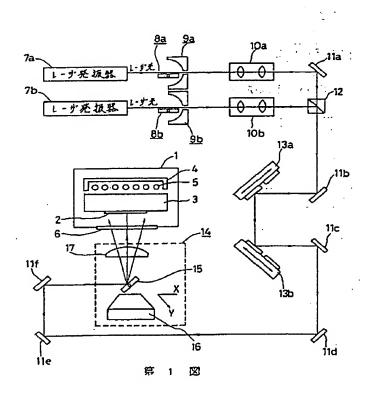
 8,8a,8b… 遮断部
 9,8a,8b…冷却部

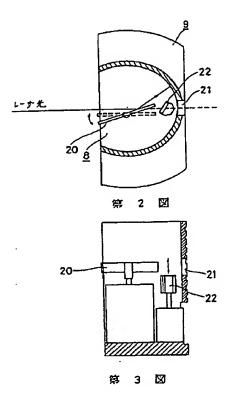
 13a,13b…光候変器
 14…走変部

 17… f モレンズ
 20…反射数

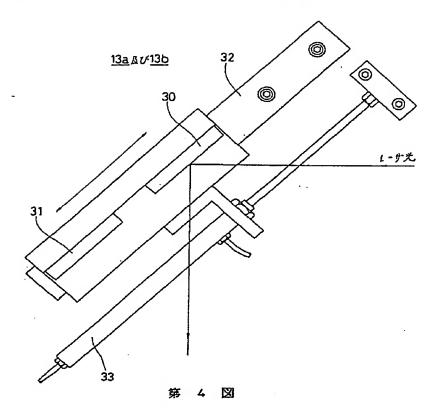
 21…孔
 30…100%反射鏡

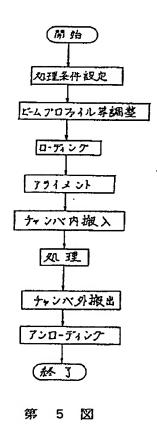
31… 1 % 反射鏡





- 447 -





-448-

第1頁の続き

@Int_Cl.4	識別記号	庁内整理番号
G 03 F 7/20 H 01 L 21/20		H-6906-2H 7739-5F
21/268	3	7738-5F
H 01 S 3/00 3/10		B-7630-5F Z-7630-5F
3/101		7630-5F

THIS PAGE BLANK (USPTO)